



高速PLLシンセサイザ/位相検波器/周波数分周器



- ASNT8050-PQB Programmable PLL with Integrated 7.4-8.8GHz and 10.8-12.7GHz VCOs.
- ASNT8051-PQB Programmable PLL with Integrated 9.9-12.1GHz and 11-12.9GHz VCOs.
- ASNT8052-PQB Programmable PLL with Integrated 11.0-13.3GHz and 13.0-14.4GHz VCOs.
- ASNT5180-KMC 50GHz Broadband Clock Divider-by-2.
- ASNT8010-PQB 17GHz Integer Divider-by-256.
- ASNT8120-KMC 32Gb/s Linear Phase Detector.
- ASNT8130-KMC 32GHz Broadband Clock Divider-by-2/by-4.
- ASNT8140-KMC 23Gbps PRBS Generator.

Board Level Products

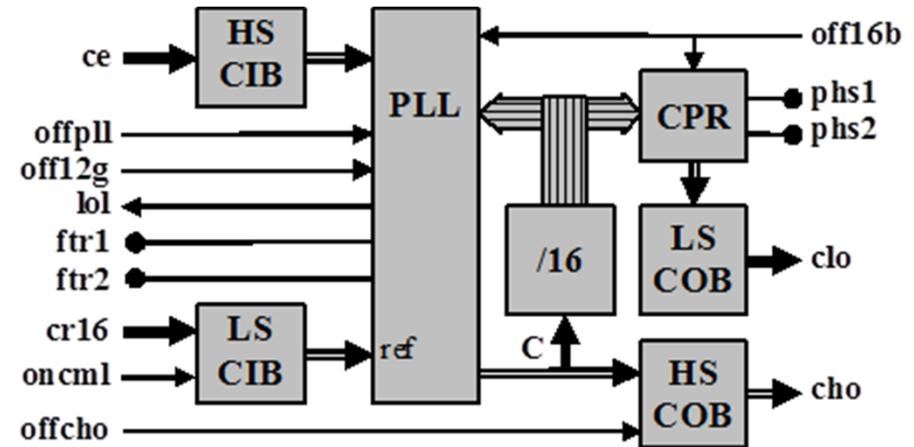
- ASNT_2MUX25 44Gb/s Dual Channel Data Rate Doubler with Sync Output.
- ASNT_28_1 DC-32GHz Clock Divide-by-4/1-to-512.
- ASNT_501 DC-50GHz Clock Divide-by-8/2-to-1024.
- ASNT_2113_EV 15-30Gbps High Q Filter-based Clock Recovery.
- ASNT_PRBS20_1 17Gbps 27-1 PRBS Generator featuring Jitter Insertion, Selectable Sync, and Output Amplitude Control.
- ASNT_PRBS32_1 32Gbps 27-1 PRBS Generator with Sync Output.
- ASNT_PRBS40_1 40Gbps 27-1 PRBS Generator with Sync Output.



ASNT 805x



- 選択可能な2種の周波数帯で位相ロックループ
- 98dB/Hzより優れたオフセット
- 10MHzでの閉ループSSB位相雑音
- 内蔵ロスオブブロック制御回路
- 外付けRCループフィルタ



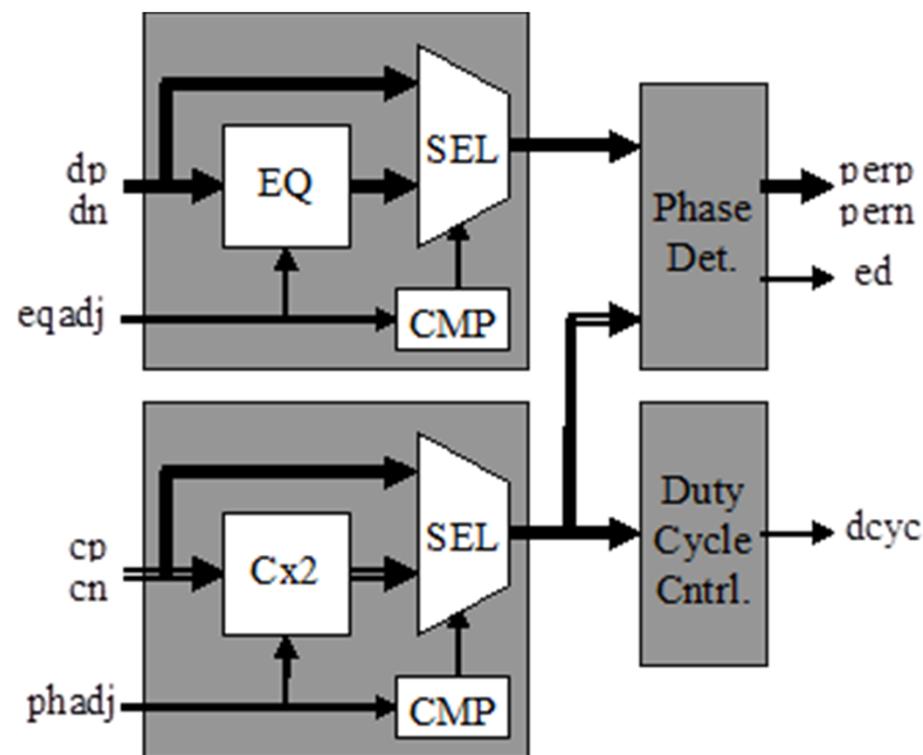
- LVDS, CML, もしくはPECL 入力基準クロック・インターフェース
- フルレートもしくは、ハーフレートのクロック出力
- 90°の階層選択付16で割ったクロックLVDS出力
- 電源：シングル+3.3V
- 工業用温度範囲
- 低消費電力
- 熱パッド付の標準40-pin QFN パッケージ



ASNT 8120



- 差動出力を備えた広帯域のリニアフェイズ検波器
- バイパスの可能性を備えた調整可能なデータ入力平衡装置
- 外付け調整可能な負荷サイクルを備えた選択可能なクロック2逡倍増幅器
- クロック負荷サイクル・インジケータ
- 周辺データ分布インジケータ
- 内蔵50Ω終端器を備えた、完全差動入力データとクロックバッファ
- 内蔵100Ω終端器を備えた差動位相エラー出力
- 電源 : シングル-3.3V
- 消費電力: 750mW.
- カスタム仕様でリード付の24ピン・メタルセラミック・パッケージ

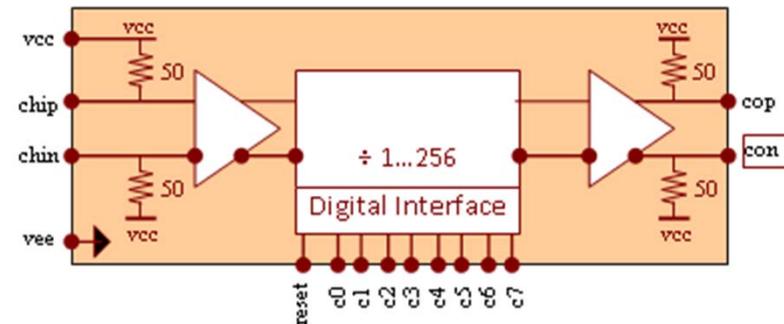




ASNT 8010



- DCから17GHzまでの広い周波数帯域
- 1～256までの連続分周比。
- 出力分周クロック信号、50%のデューティ・サイクル
- オンチップの50Ω終端へと 差動またはシングルエンドCML入力および出力インターフェイス、正電源レール (“VCC”)
- CMOS / LVTTTL規格と互換性、簡単に8ビットの平行・プログラミング・インターフェース
- オプションの外付リセット機能
 - 短いセットアップ時間と分周比の調整のオプション、ダイナミックモード（約20ns. 任意の制御入力のパルスエッジの後）。
- シングル2.8 Vまたは-2.8 V電源。
- 工業用温度範囲で動作します。

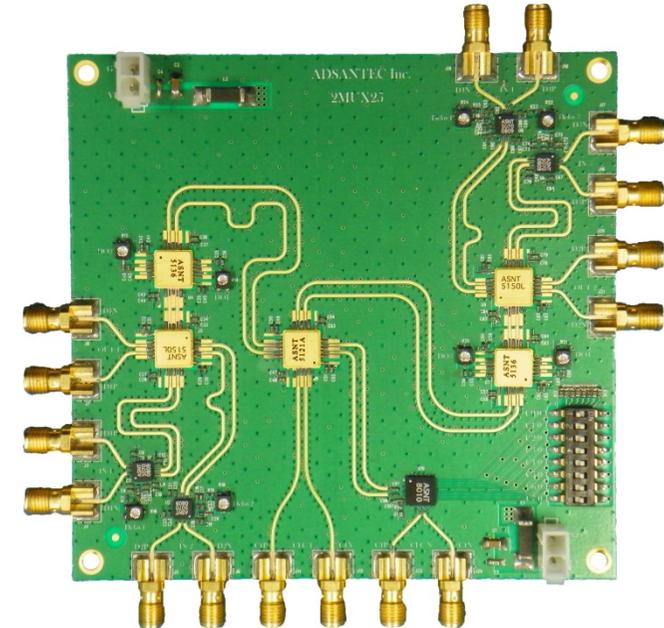




ASNT 2MUX25



- DC~22Gbpsまでの広い周波数入力帯域
- マルチプレクサー入力において最適なタイミングを確実にするための基板上で個別調整できるデータパスの遅延
- マルチプレクサー・クロック入力に容易な2ウェイの負荷サイクル調節
- 1~256の任意の数で割られた周波数の同期信号およびデータ・ビットもしくはは完全アイ・ダイアグラムを見るための50%の負荷サイクル
- 差動入出力
- 最小の挿入ジッタ
- 早い立ち上がり立ち下り時間
- 負電源 -3.3V、正電源+3.0V

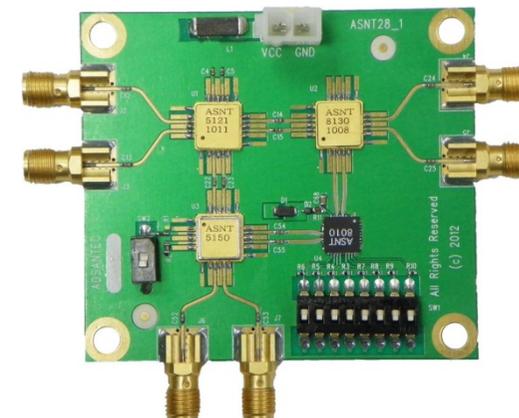




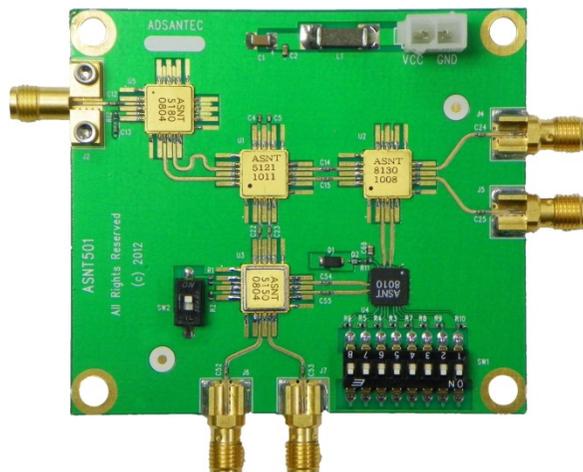
ASNT 28_1/ASNT 501



- 2KHz ~ 32GHzまでの広い周波数帯域
- 最少挿入ジッター
- 早い立上り、立下り時間
- すべての分周比率に対して50%の負荷サイクル
- 512まで選択可能な分周出力
- バッファリングに対して選択可能な1分周出力
- 4分割第2出力
- シングル正電源 + 3.3V



ASNT28_1



ASNT501

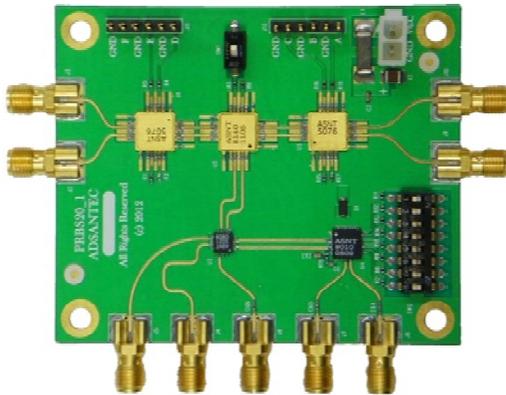
- 2KHz ~ 50GHzまでの広い周波数帯域
- 最少挿入ジッター
- 早い立上り、立下り時間
- すべての分周比率に対して50%の負荷サイクル
- 1024まで選択可能な分周出力
- 8出力による2分割
- 正電源 + 3.3V



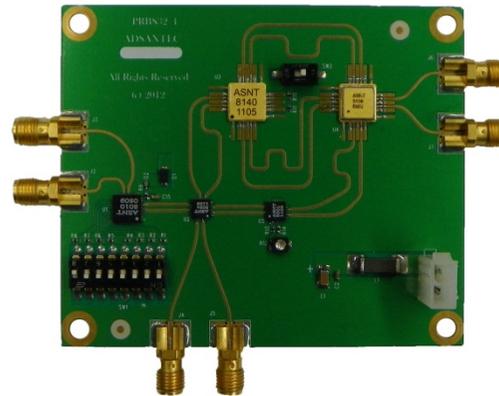
ASNT PRBS_20/32/40



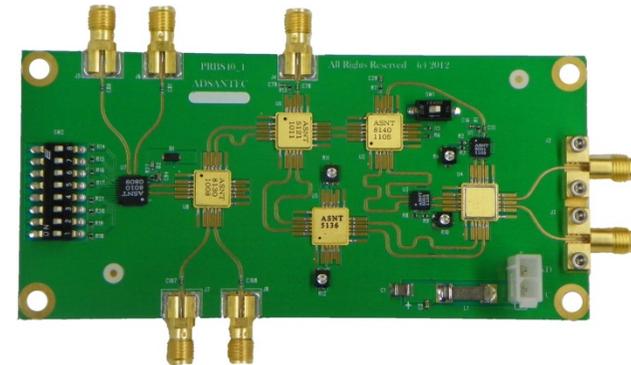
- 20Mbps ~ 44Gbps までの広い周波数帯域（それぞれの基板で異なる領域）
- 調整可能な負荷サイクル・コントロールを備えた入力クロック速度を縮小する内蔵のデータ転送速度マルチプレクサー
- 差動入出力
- 2つのPRBSデータ出力;ジッタ挿入能力、最大振幅0Vから1Vの出力振幅コントロール、および各出力の140ps遅延変化(PRBS20)
- 1-256の分周同時出力(PRBS32)、2-512の分周差動同時出力(PRBS40)
- 4つの差動出力による静的分周
- ACカップル・シングルエンド・クロック入力
- 最少挿入ジッター
- 早い立上り、立下り時間
- すべての分周比率に対して50%の負荷サイクル
- 正電源 シングル 3.3V



ASNT PRBS20



ASNT PRBS32



ASNT PRBS40